|  |  |
| --- | --- |
| CAN controller | * 1 bộ truyền nhận CAN riêng rẽ |
| CAN Hardware Unit | * Có thể bao gồm nhiều CAN controller * Có vùng nhớ riêng cho các bộ nhớ truyền nhận |
| CAN L-PDU  Layer - Protocol Data Unit | * Data Link Layer Protocol Data Unit * Bao gồm ID, Data length, Data(SDU) * SDU là **service data unit:** là 1 đơn vị dữ liệu được truyền xuống từ 1 layer của mô hình OSI hay 1 sublayer -> layer thấp hơn |
| CAN L-SDU  Layer – Service Data Unit | * Data Link Layer Service Data Unit * Data that is transported inside the L-PDU |
| DLC  Data length code | * Data Length Code * Độ dài dữ liệu * Part of CAN message describes the SDU length |
| Hardware Object | * Định nghĩa như là 1 PDU buffer trong CAN RAM của CAN Hardware Unit/ CAN controller. |
| Hardware Receive Handle (HRH) | * Được định nghĩa và cung cấp bởi CAN Driver * Mỗi một HRH sẽ đại diện chỉ 1 Hardware Object |
| Hardware Transmit Handle (HTH) | * Được định nghĩa và cung cấp bởi CAN Driver * Mỗi một HRH sẽ đại diện cho 1 hoặc nhiều Hardware Object |
| * Vì trong CAN nhận chỉ có thể là 1 (riêng rẽ không thể gọp chung) * Truyền có thể truyền cùng lúc 1 dữ liệu với nhiều controller | |
| Inner Priority Inversion | * Transmission of a high-priority L-PDU is prevented by the presence of a pending low-priority L-PDU in the same transmit hardware object. * Nghĩa là cái có độ ưu tiên cao sẽ bị chặn bởi cái có độ ưu tiên thấp trong cùng 1 hardware object |
| ISR | * Interrupt Service Routine |
| L-PDU Handle | * Is defined and placed inside the CanIf module layer. * Thường thì mỗi handle sẽ đại diện cho 1 L-PDU. |
| MCAL | * Microcontroller Abstraction Layer |
| Outer Priority Inversion | * 1 khoảng thời gian sẽ xảy ra giữa 2 lần truyền L-PDUs. Khi đó 1 L-PDUs từ 1 node can khác có độ ưu tiên thấp hơn vẫn sẽ chiếm đường truyền. |

|  |  |
| --- | --- |
| Physical Channel | * Đại diện cho 1 interface từ CAN controller đến CAN Network * Different physical channels of the CAN hardware unit may access different networks. |
| Priority |  |
| SFR | * Special Function Register. Hardware register that controls the controller behavior. |
| SPAL | * Standard Peripheral Abstraction Layer |
| ICOM | * Intelligent Communication Controller |